

(19) 世界知的所有権機関
国際事務局



(43) 国際公開日
2005 年 4 月 14 日 (14.04.2005)

PCT

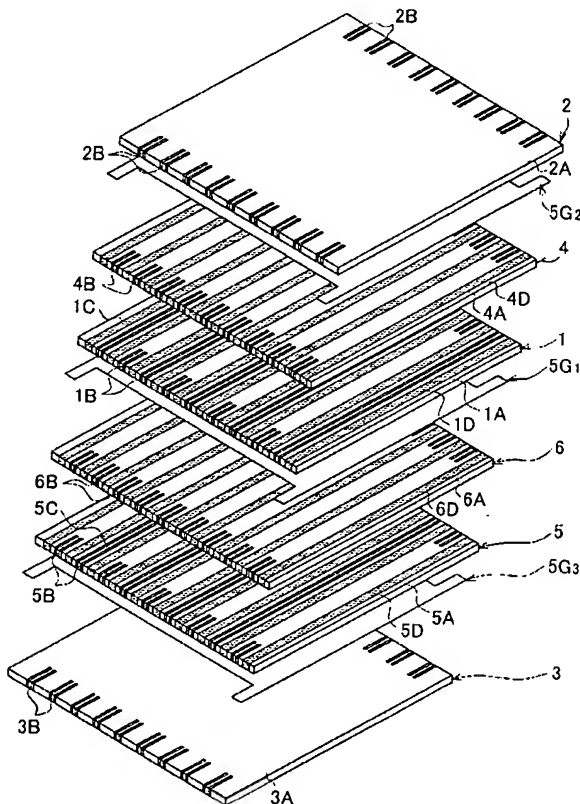
(10) 国際公開番号
WO 2005/034591 A1

- (51) 国際特許分類: H05K 1/02, 1/11, 3/46
(21) 国際出願番号: PCT/JP2004/014163
(22) 国際出願日: 2004 年 9 月 28 日 (28.09.2004)
(25) 国際出願の言語: 日本語
(26) 国際公開の言語: 日本語
(30) 優先権データ:
特願2003-340186 2003 年 9 月 30 日 (30.09.2003) JP
(71) 出願人 (米国を除く全ての指定国について): 日本圧着端子製造株式会社 (J. S. T. MFG. CO., LTD.) [JP/JP]; 〒5420081 大阪府大阪市中央区南船場 2 丁目 4 番 8 号 Osaka (JP).
(72) 発明者; および
(75) 発明者/出願人 (米国についてのみ): 井上 修一 (INOUE, Shulchi) [JP/JP]; 〒4700201 愛知県西加茂郡三好町大字黒笹字丸根 1099-25 日本圧着端子製造株式会社名古屋技術センター内 Aichi (JP).
(74) 代理人: 正林 真之, 外 (SHOBAYASHI, Masayuki et al.); 〒1710022 東京都豊島区南池袋 3 丁目 1 番 34 号 池袋シティハイツ 701 Tokyo (JP).
(81) 指定国 (表示のない限り、全ての種類の国内保護が可能): AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR,

[続葉有]

(54) Title: CONNECTION SHEET

(54) 発明の名称: 接続シート



(57) Abstract: A first high-speed transmission line substrate (1) having a stripline structure comprises a first sheet elastomer (1A) having a certain dielectric constant, a plurality of conductive first short strip elastomers (1B) arranged on both ends of the first sheet elastomer (1A), and a plurality of pattern-formed first high-speed transmission lines (1C) for connecting both ends of the first short strip elastomers (1B). A first surface layer substrate (2) comprises a non-conductive second sheet elastomer (2A) and a plurality of conductive second short strip elastomers (2B) arranged on both ends of the second sheet elastomer (2A) in the same manner as the first short strip elastomers (1B). The first surface layer substrate (2) is superposed on the first high-speed transmission line substrate (1), thereby forming a multilayer substrate. An external connection terminal is pressure welded to the second short strip elastomers (2B) to be connected with the first high-speed transmission lines (1C).

(57) 要約: ストリップライン構造の第1高速伝送路基板1は、一定の誘電率を有する第1シート状エラストマ1Aと、第1シート状エラストマ1Aの両端に配列される導電性の複数の第1短冊状エラストマ1Bと、第1短冊状エラストマ1Bの両端間を接続するパターン形成された複数の第1高速伝送路1Cと、を構成する。第1表層基板2は、非導電性の第2シート状エラストマ2Aと、第2シート状エラストマ2Aの両端に第1短冊

状エラストマ1Bと同配列される導電性の複数の第2短冊状エラストマ2Bと、を構成する。第1高速伝送路基板1に第1表層基板2が積層されて多層基板を構成し、複数の第2短冊状エラストマ2Bに外部接続端子が圧接されて複数の第1高速伝送路1Cが接続される。

WO 2005/034591 A1

Best Available Copy